

## Infra Chapril - Anomalie #4600

### Firmware Bug au démarrage de maine

15/07/2020 01:14 - Christian P. Momon

<b>Statut:</b>	Rejeté	<b>Début:</b>	15/07/2020
<b>Priorité:</b>	Normale	<b>Echéance:</b>	
<b>Assigné à:</b>		<b>% réalisé:</b>	0%
<b>Catégorie:</b>	Hypervision	<b>Temps estimé:</b>	0.00 heure
<b>Version cible:</b>	Backlog		

#### Description

Au démarrage de maine, un journalctl affiche :

```
juil. 15 01:08:53 maine.chapril.org kernel: Using ACPI (MADT) for SMP configuration information
juil. 15 01:08:53 maine.chapril.org kernel: ACPI: HPET id: 0x8086a201 base: 0xfed00000
juil. 15 01:08:53 maine.chapril.org kernel: [Firmware Bug]: TSC_DEADLINE disabled due to Errata; please update microcode to version: 0x52 (or later)
juil. 15 01:08:53 maine.chapril.org kernel: smpboot: Allowing 8 CPUs, 0 hotplug CPUs
juil. 15 01:08:53 maine.chapril.org kernel: PM: Registered nosave memory: [mem 0x00000000-0x00000fff]
```

#### Historique

##### #1 - 15/07/2020 02:00 - Christian P. Momon

- *Projet changé de Admins à Infra Chapril*
- *Version cible changé de Été 2020 à Backlog*
- *Difficulté 2 Facile supprimé*

##### #2 - 03/01/2021 12:01 - Christian P. Momon

- *Catégorie mis à Hypervision*

##### #3 - 05/12/2021 11:19 - Romain H.

- *Statut changé de Nouveau à Rejeté*

La mise à jour du micro code est réalisée par le paquet intel-microcode (<https://packages.debian.org/bullseye/intel-microcode>) qui est dans le dépôt non-free.

On ne souhaite pas utiliser les paquets de ce dépôt.